

RLC 素子測定実験

吉岡昌雄、寺村浩徳、松田樹也、山口倫

電気情報技術系

1 はじめに

本実験は情報電気電子工学科 2 年次の必修科目として行われている。電子回路の基本である RLC 素子について測定方法の原理を理解する。本実験の支援を電気情報技術系の技術職員が行ったのでここに報告する。

2 内容

実験は前期火曜 3・4 限あるいは木曜 1・2 限に実施され、それぞれ 2 名の技術職員が支援している。実験はブリッジによる抵抗、静電容量および自己誘導の測定を 1 週目に実施する。2 週目は RL 回路、RC 回路および RLC 回路の交流特性の測定を行い、インピーダンス、電圧と電流の位相差、フェザー表示などの概念、RLC 回路の共振現象の確認を行う。

実験を開始する前にレポート課題のチェックを行う。実験中は動作確認や実験がスムーズに進行するように学生に対して指導を行っている。本実験で位相差を測定する項目があるが、正確に測定しないと実験結果が理論値とかけ離れた値となる。測定機器の操作方法などを個別に説明して正しい実験結果となるよう指導を行った。また実験用の WEB-SITE を公開しており実験に必要な資料などの更新を行った。

3 まとめ

本実験では測定項目が多くともすると値を記録する事が主眼となり、どのような実験を行っているかという事を学生が理解しないまま進めるケースがある。そこで、指導する時に理論値の説明を行い実験結果が妥当となるよう指導するように心がけた。